

Tuesday, October 3. 2006

CEC2006: Advanced Techniques in modern microprocessor design

Uff ... das war eine eher anspruchsvolle Veranstaltung. Neue Wege bei Branchprediction und Preexecution. Sehr interessant war auch eine anmerkung des Referierenden. Die Leistungsfähigkeit einer Well, this was a rather sophisticated presentation: Microprocessor design. New ways of branch prediction and preexecution central/graphical processing unit haengt mehr von der umgebenden Logik als von der eigentlichen Befehle ausführenden Einheit ab. Wenn ich bedenke wieviel aufwand getrieben wird, um Prozessoren schneller zu machen beziehungsweise um die Schwächen von Prozessoren zu umgehen, tendiere ich dazu, Erik Fischer zuzustimmen.

Posted by Joerg Moellenkamp in CEC, German at 00:25

Aeh, Joerg, das ist alles Stoff des Informatik-Grundstudiums.
Anonymous on Oct 3 2006, 09:07

Ja, schon, aber nicht deren Anwendung in Sun Prozessoren ...
Anonymous on Oct 3 2006, 12:54

Doch doch.

Hier an der Uni Wuppertal kann man IT, also nicht Informatik, studieren, und in seiner Vorlesung "Grundlagen der Rechnerarchitekturen" hat der Prof auch SPARCs im Programm, von den ganz alten Schinken bis zu Niagara.
<http://www.math.uni-wuppertal.de/~buhl/teach/exercises/GdR06/skript.pdf>

Seite 108 bis 129.

Aber der Prof scheint hier an der Uni der groesste Sun-Hardwareabnehmer zu sein, obwohl fast nur noch Dell gekauft wird...
Disclaimer: Ich studiere das Fach nicht, aber sass aus Interesse in der Vorlesung.

Anonymous on Oct 3 2006, 20:47

Test

Anonymous on Dec 22 2006, 19:15